

[54] Title of the Invention: Front-End Circuit of Radio Receiver
[11] Japanese Utility Model Laid-Open Publication No.: 2-86226
[43] Opened: July 9, 1990
[21] Application No.: 63-164034
[22] Filing Date: Dec. 20, 1988
[72] Inventor(s): Kimura
[71] Applicant: Kenwood Corporation

[Claim]

A front-end circuit for a radio receiver for RF-amplifying an RF signal received at an antenna, for converting the signal into an intermediate-frequency (IF) signal at a mixer circuit, and for amplifying the IF signal, said front-end circuit comprising:

a trap circuit for eliminating a signal other than a desired signal from the RF signal received at the antenna; and

a controller for a resonance frequency of the trap circuit based on a tuning voltage.

[Brief Description of the Drawings]

Fig. 1 is a block diagram of a front-end circuit according to an exemplary embodiment of the invention.

Fig. 2 is a block diagram of a conventional front-end circuit of a conventional radio receiver.

[Reference Numerals]

- | | |
|----|----------------------------|
| 1 | Receiving Antenna |
| 2 | Trap Circuit |
| 3 | First-Stage Tuning Circuit |
| 4 | HF Amplifier |
| 5 | Inter-Stage Tuning Circuit |
| 6 | Mixer |
| 7 | Local Oscillator |
| 8 | IF Tuning Circuit |
| 9 | IF Amplifier |
| 10 | AGC Detector |
| 11 | Low Pass Filter |
| 12 | Attenuator |

BEST AVAILABLE COPY

⑫ 公開実用新案公報(U)

平2-86226

⑬ Int. Cl.⁵H 03 J 3/08
H 04 B 1/10
1/18

識別記号

庁内整理番号

H 6866-5K
M 6866-5K
7189-5K

⑭ 公開 平成2年(1990)7月9日

審査請求 未請求 請求項の数 1 (全2頁)

⑮ 考案の名称 ラジオ受信機のフロントエンド回路

⑯ 実 願 昭63-164034

⑰ 出 願 昭63(1988)12月20日

⑱ 考 案 者 木 村 宏 人 東京都渋谷区渋谷2丁目17番5号 株式会社ケンウッド内

⑲ 出 願 人 株式会社ケンウッド 東京都渋谷区渋谷2丁目17番5号

⑳ 実用新案登録請求の範囲

受信アンテナで受信したRF信号をRF増幅し、混合回路で中間周波に変換して中間周波増幅を行うラジオ受信機のフロントエンド回路において、

受信アンテナで受信したRF信号の中から希望受信信号以外の信号を排除するトラップ回路と、

このトラップ回路の共振周波数をチューニング電圧で制御する制御手段とを備えたことを特徴とするラジオ受信機のフロントエンド回路。

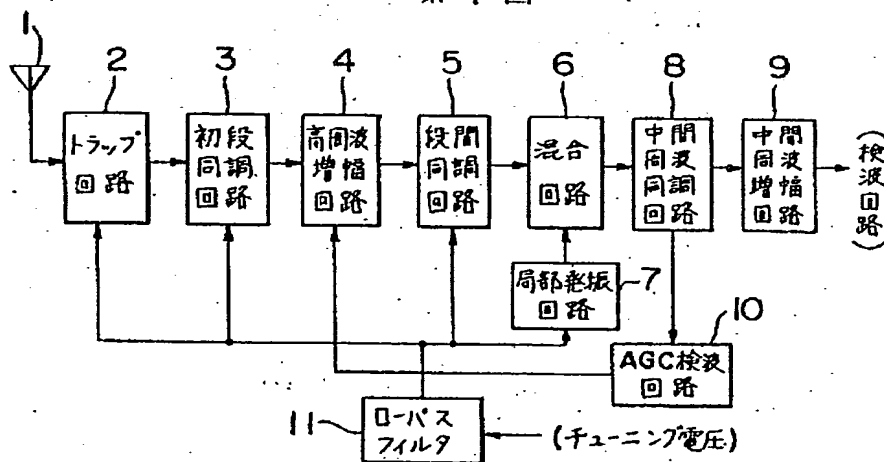
図面の簡単な説明

第1図はこの考案に係るラジオ受信機のフロン

トエンド回路の実施例を示したブロック図である。第2図は従来例を示したラジオ受信機のフロントエンド回路のブロック図である。

主な符号の説明、1：受信アンテナ、2：トラップ回路、3：初段同調回路、4：高周波増幅回路、5：段間同調回路、6：混合回路、7：局部発振回路、8：中間周波同調回路、9：中間周波増幅回路、10：AGC検波回路、11：ローパスフィルタ、12：減衰器。

第1図



第2図

